

## Kursinhalt

### **Tag 1: i.MX 8 Produktfamilie**

09:00 – 09:15	Begrüßung der Gäste und Vorstellung des Referenten
09:15 – 09:30	Vorstellung der Teilnehmer
09:30 – 11:00	Vorstellung der drei verschiedenen i.MX 8 Varianten NXP - FAE
11:00 – 11:15	Fachgespräche - Kaffee, Snacks
11:15 – 12:00	Yocto und das Phytex Linux BSP Ein Überblick über Kitinhalt und Quickstart phyLinux oder woher kommt mein BSP
12:00 – 12:45	Yocto - Pakete hinzufügen DeviceTree - der Schlüssel zum eigenen PinOut
12:45 – 13:45	Mittagspause Projektgespräche mit FAE/Entwicklung
13:45 – 14:30	Use Case: Sprachsteuerung mit der i.MX 8 Familie - mit unserem Partner voice INTER connect
14:30 – 15:15	Die i.MX 8 SOMs und unsere Unterstützung - Die Basisplatine als perfekte Vorlage - Die Module und ihre Möglichkeiten - phyBOARD-Polaris SBC/KIT
15:15 – 15:30	Pause und Projektgespräche
15:30 – 16:30	Use Case: Embedded Imaging mit der i.MX 8 Familie - Eignung der Varianten für die Bildverarbeitung
16:30 – open	Fragen / Antworten zum Erstellen eines eigenen BSPs